

Elektronika z digitalno tehniko
Izpitna vprašanja, pisni izpit
II letnik 3. sem, Zagotavljanje kakovosti
V Ljubljani, dne 30. januar 1998

1. primerjajte Električne upore, obremenljivost, šum
2. Polprevodniška dioda, delovanje, uporaba
3. FET, ojačevalnik s skupnim virom
4. Diferencialni ojačevalnik, sofazno in protifazno ojačenje ter CMRR
5. Operacijski ojačevalnik, frekvenčna karakteristika in pasovna širina
6. Elektrometerski ojačevalnik, skica in ojačenje v idealnih in dejanskih razmerah
7. Invertirajoči napetosni izvor
8. Integralni člen z operacijskim ojačevalnikom, prenosna funkcija in stabilnost.
9. Univerzalni pomični register, skica in razlaga delovanja in uporabe.
10. AD pretvornik s stopničastim napetostnim primerjanjem

Elektronika z digitalno tehniko
Izpitna vprašanja, pisni izpit
II letnik 3. sem, Zagotavljanje kakovosti
V Ljubljani, dne 29. januar 1999

1. Kondenzator, vrednotenje njegove kakovosti
2. Zenerjeva dioda, uporaba
3. FET, ojačevalnik s skupnim ponorom (sledilnik vira)
4. Diferencialni ojačevalnik, kompenzacija lezenja in rejekcijski faktor
5. operacijski ojačevalnik, kako sta določeni ojačenja?
6. neinvertirajoči napetostni izvor
7. diferencialni člen z operacijskim ojačevalnikom, prenosna funkcija in stabilnost
8. Elektronsko stikalo z bipoalrnim tranzistorjem in elektronsko stikalo z MOSFET-om
9. DA pretvornik z 2R/R DA dekodirnikom in operacijskim ojačevalnikom
10. AD pretvornik s stalnim napetostnim primerjanjem

Elektronika z digitalno tehniko
Izpitna vprašanja, pisni izpit
II letnik 3. sem, Zagotavljanje kakovosti
V Ljubljani, dne 8. junija 1999

1. Dušilka, namen in uporaba
2. Zenerjev referenčni element
3. MOSFET, kakšne tipe poznate
4. Diferencialni ojačevalnik, kolikšno naj bo sofazno ojačenje in zakaj?
5. Invertirajoči ojačevalni sistem
6. PID člen z operacijskim ojačevalnikom, prenosna funkcija
7. Napišite desetiške vrednosti tribitnega števila, ki jima negativna števila kodirana v dvojiškem komplementu
8. Dekodirniki
9. Opišite delovanje 12 bitnega zaporednega DA pretvornika – skica in razlaga.
10. AD pretvornik s stopničastim napetostnim primerjanjem

Elektronika z digitalno tehniko
Izpitna vprašanja, pisni izpit
II letnik 3. sem, Zagotavljanje kakovosti
V Ljubljani, dne 7. februarja 2001

1. Dušilka, faktor izgub
2. Temperaturno kompenzirana Zenerjeva dioda, delovanje in uporaba
3. Ojačevalnik s skupnim emitorjem, skica, delovanje in uporaba
4. Diferencialni ojačevalnik, ojačenja, kompenzacija lezenja
5. Elektrometerski napetostni izvor, skica in stabilnost
6. PID člen z operacijskim ojačevalnikom, prenosna funkcija in mejne frekvence
7. Multiplekser, časovno prepletanje in razpletanje
8. DA pretvornik z DA dekodirnikom
9. AD pretvornik s stalnim napetostnim primerjanjem
10. Kolikšno točnost pretvorbe nudi 8-bitni AD pretvornik