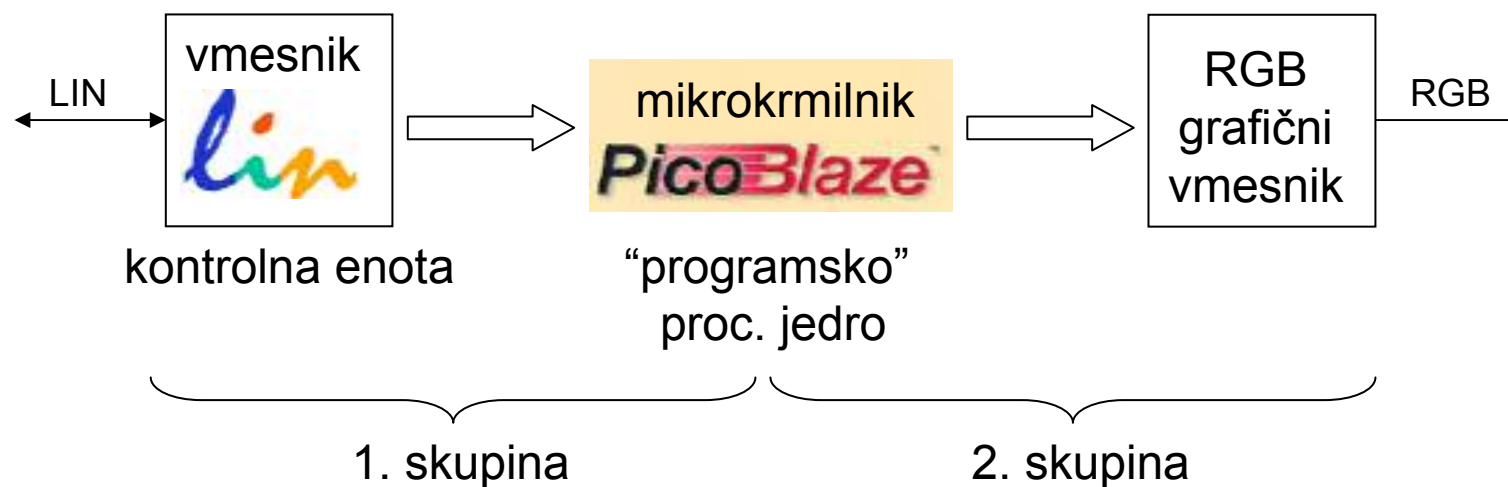


Digitalni sistem na vezju FPGA

- Sistem za nadzor senzorjev z RGB prikazovalnikom
 - LIN kontrolna enota
 - procesor za nadzor in obdelavo podatkov
 - grafični vmesnik
- Celoten sistem naj bo narejen v vezju FPGA





Shranjevanje in dokumentacija

- Ob koncu vaje shranimo na strežnik
 - izvorne VHD datoteke in testne strukture
 - tekstovni komentar s kratko razlago namena VHDL datotek in zgradbe projekta ter rezultatov sinteze
- VHDL datoteke dobro komentiramo
 - avtor in namen datoteke
 - pomen zunanjih signalov
 - kratka razlaga procesov